



DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITE DE COOPERATION EN MATIÈRE DE BREVETS (PCT)

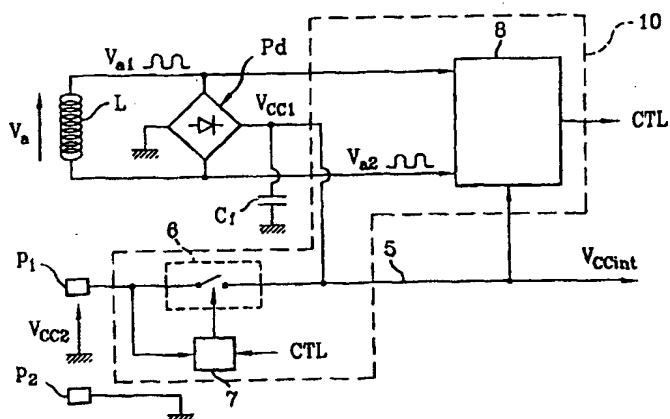
(51) Classification internationale des brevets ⁶ : G06K 7/00, 19/07	A1	(11) Numéro de publication internationale: WO 98/06057 (43) Date de publication internationale: 12 février 1998 (12.02.98)
<p>(21) Numéro de la demande internationale: PCT/FR97/01230</p> <p>(22) Date de dépôt international: 8 juillet 1997 (08.07.97)</p> <p>(30) Données relatives à la priorité: 96/10032 5 août 1996 (05.08.96) FR</p> <p>(71) Déposant (pour tous les Etats désignés sauf US): INSIDE TECHNOLOGIES [FR/FR]; Pépinière Axone, F-69930 Saint Clément Les Places (FR).</p> <p>(72) Inventeur; et (75) Inventeur/Déposant (US seulement): KOWALSKI, Jacek [FR/FR]; Avenue Marius Joly, 50, Les Jardins des Seignières, F-13530 Trets (FR).</p> <p>(74) Mandataire: MARCHAND, André; Cabinet Ballot-Schmit, 9, boulevard de Strasbourg, F-83000 Toulon (FR).</p>	<p>(81) Etats désignés: AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, CA, CH, CN, CU, CZ, DE, DK, EE, ES, FI, GB, GE, HU, IL, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MD, MG, MK, MN, MW, MX, NO, NZ, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TR, TT, UA, UG, US, UZ, VN, YU, brevet ARIPO (GH, KE, LS, MW, SD, SZ, UG, ZW), brevet eurasien (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), brevet européen (AT, BE, CH, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE), brevet OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, ML, MR, NE, SN, TD, TG).</p> <p>Publiée Avec rapport de recherche internationale.</p>	

(54) Title: MICROCIRCUIT WITH CONTACT AND NON-CONTACT OPERATING MODES

(54) Titre: MICROCIRCUIT A FONCTIONNEMENT MIXTE, AVEC OU SANS CONTACT

(57) Abstract

A microcircuit with two contact and non-contact operating modes, including communication means (2) specific for the non-contact operating mode, communication means (3) specific for the contact operating mode, electronic means (4) common to both operating modes, a coil (L) for receiving an AC voltage (V_a) by induction, a rectifier circuit (Pd) for rectifying the AC voltage (V_a) to give a first microcircuit power supply voltage (V_{cc1}), at least one power supply contact (p1) for receiving a second microcircuit power supply voltage (V_{cc2}), a distribution line (5) for distributing the first (V_{cc1}) or second (V_{cc2}) power supply voltages, a switch means (6, 13) between the power supply contact (P1) and the distribution line (5), and means (7, 8) for controlling the switch means, which means (7, 8) are arranged to sense said AC voltage (V_a) across the terminals of the coil (L), and close said switch means (6, 13) when the second power supply voltage (V_{cc2}) is present on the power supply contact, or give priority to opening said switch means when the AC voltage (V_a) is present across the terminals of the coil.



(57) Abrégé

Microcircuit à deux modes de fonctionnement, avec ou sans contact, comprenant des moyens de communication (2) spécifiques au mode de fonctionnement sans contact, des moyens de communication (3) spécifiques au mode de fonctionnement avec contact, et des moyens électroniques (4) communs aux deux modes de fonctionnement, une bobine (L) pour recevoir par induction une tension alternative (Va), un circuit redresseur (Pd) de la tension alternative (Va) pour délivrer une première tension d'alimentation (Vcc1) du microcircuit, au moins un plot d'alimentation (p1) pour recevoir une deuxième tension d'alimentation (Vcc2) du microcircuit, une ligne (5) de distribution de la première (Vcc1) ou deuxième (Vcc2) tensions d'alimentation, un moyen interrupteur (6, 13) agencé entre le plot d'alimentation (P1) et la ligne de distribution (5), des moyens (7, 8) de commande du moyen interrupteur, agencés pour détecter aux bornes de la bobine (L) ladite tension alternative (Va), fermer le moyen interrupteur (6, 13) quand la deuxième tension d'alimentation (Vcc2) est présente sur le plot d'alimentation, ou ouvrir prioritairement le moyen interrupteur quand la tension alternative (Va) est présente aux bornes de la bobine.

UNIQUEMENT A TITRE D'INFORMATION

Codes utilisés pour identifier les Etats parties au PCT, sur les pages de couverture des brochures publiant des demandes internationales en vertu du PCT.

AL	Albanie	ES	Espagne	LS	Lesotho	SI	Slovénie
AM	Arménie	FI	Finlande	LT	Lituanie	SK	Slovaquie
AT	Autriche	FR	France	LU	Luxembourg	SN	Sénégal
AU	Australie	GA	Gabon	LV	Lettonie	SZ	Swaziland
AZ	Azerbaïdjan	GB	Royaume-Uni	MC	Monaco	TD	Tchad
BA	Bosnie-Herzégovine	GE	Géorgie	MD	République de Moldova	TG	Togo
BB	Barbade	GH	Ghana	MG	Madagascar	TJ	Tadjikistan
BE	Belgique	GN	Guinée	MK	Ex-République yougoslave de Macédoine	TM	Turkménistan
BF	Burkina Faso	GR	Grèce	ML	Mali	TR	Turquie
BG	Bulgarie	HU	Hongrie	MN	Mongolie	TT	Trinité-et-Tobago
BJ	Bénin	IE	Irlande	MR	Mauritanie	UA	Ukraine
BR	Brésil	IL	Israël	MW	Malawi	UG	Ouganda
BY	Bélarus	IS	Islande	MX	Mexique	US	Etats-Unis d'Amérique
CA	Canada	IT	Italie	NE	Niger	UZ	Ouzbékistan
CF	République centrafricaine	JP	Japon	NL	Pays-Bas	VN	Viet Nam
CG	Congo	KE	Kenya	NO	Norvège	YU	Yougoslavie
CH	Suisse	KG	Kirghizistan	NZ	Nouvelle-Zélande	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	République populaire démocratique de Corée	PL	Pologne		
CM	Cameroun	KR	République de Corée	PT	Portugal		
CN	Chine	KZ	Kazakhstan	RO	Roumanie		
CU	Cuba	LC	Sainte-Lucie	RU	Fédération de Russie		
CZ	République tchèque	LI	Liechtenstein	SD	Soudan		
DE	Allemagne	LK	Sri Lanka	SE	Suède		
DK	Danemark	LR	Libéria	SG	Singapour		
EE	Estonie						

MICROCIRCUIT A FONCTIONNEMENT MIXTE, AVEC OU SANS CONTACT

La présente invention concerne un microcircuit à deux modes de fonctionnement, avec ou sans contact.

Le marché des cartes à puce, et de façon générale celui des puces électroniques montées sur des supports portables, comprend
5 actuellement deux domaines : celui des applications dites "à contact", et celui des applications "sans contact". Dans un proche avenir, les cartes à puce sans contact devraient fortement se développer, alors que, simultanément, de nombreuses cartes à
10 contact continueront d'être utilisées. Aussi, pour rationaliser le marché des cartes à puces, on a songé à développer des microcircuits à fonctionnement mixte, avec ou sans contact, pouvant communiquer avec tout type de lecteur de carte à puce.

15 On connaît par le brevet US 5,206,495 un microcircuit de carte à puce à deux modes de fonctionnement, avec ou sans contact, dont on va rappeler la structure. Les références indiquées entre crochets sont relatives à la figure 3 de ce document.

20 Le microcircuit [2] de l'art antérieur comprend des plots de contact [3] pour le mode de fonctionnement avec contact et des bobines d'induction [4, 5] pour le mode de fonctionnement sans contact. Les bobines d'induction sont associées à un circuit redresseur [2.1.1] pour fournir une tension d'alimentation
25 continue U1 en mode de fonctionnement sans contact. En mode de fonctionnement avec contact, une tension d'alimentation continue U2 est fournie par un plot d'alimentation [I6].

Essentiellement, le document de l'art antérieur propose d'envoyer
30 à un micro-ordinateur [2.2], par l'intermédiaire d'un multiplexeur [2.1.3], les signaux reçus par les plots de contacts

[3] et les signaux reçus par les bobines [4,5]. Les signaux reçus par les bobines [4, 5] sont appliqués au multiplexeur [2.1.3] par l'intermédiaire d'un convertisseur [2.1.4]. Le micro-ordinateur [2.2] forme ainsi un moyen de traitement du signal commun aux
5 deux modes de fonctionnement, et le multiplexeur [2.1.3] forme un aiguillage permettant de connecter le micro-ordinateur aux contacts [3] ou au convertisseur [2.1.4] selon le mode de fonctionnement du microcircuit. La discrimination du mode de fonctionnement, pour la commande du multiplexeur [2.1.3], est
10 faite par un comparateur [2.1.2] à deux entrées [E1, E2] délivrant à sa sortie [E3] un signal de discrimination appliqué au multiplexeur [2.1.3]. Le comparateur [2.1.2] reçoit sur une première entrée [E2] une tension continue U2 venant du plot d'alimentation [I6] et sur une deuxième entrée [E1] une tension
15 continue U1 venant du redresseur [2.1.1].

Bien qu'à première vue satisfaisant, le microcircuit de l'art antérieur présente, en pratique, divers inconvénients.

20 Un premier inconvénient tient à la détection du mode de fonctionnement au moyen du comparateur précité [2.1.2], recevant sur ses entrées [E1, E2] les tensions d'alimentation U1 et U2. Les tensions U1, U2 sont également appliquées sur l'entrée d'alimentation [E4] du comparateur [2.1.2] par l'intermédiaire de
25 diodes [D1, D2], indispensables pour ne pas mettre en court-circuit les deux entrées de comparaison [E1, E2]. Or, ces diodes provoquent une baisse sensible de la tension d'alimentation reçue par le comparateur, par exemple de 1 Volt dans un circuit intégré CMOS. Ainsi, pour que le comparateur [2.1.2] fonctionne, la
30 tension minimale d'alimentation U1 ou U2 du microcircuit doit être de 1 V supérieure à la tension minimale d'alimentation du comparateur. Comme la tension U1 délivrée par le redresseur [2.1.1] en mode sans contact dépend de l'amplitude de la tension induite dans les bobines [4, 5], et par conséquent de la distance
35 séparant le microcircuit de la source du champ magnétique

(couplage inductif), la chute de tension dans la diode [D1] doit être compensée par une augmentation du couplage inductif et entraîne une diminution sensible de la distance maximale de communication pouvant être admise entre une carte à puce et un

5 lecteur de carte, à puissance d'émission constante du champ magnétique. Pour fixer les idées, dans une carte à puce sans contact alimentée par induction à la fréquence normalisée de 13,56 MHz et pouvant fonctionner sous une tension très faible de l'ordre de 1 Volt (technologie CMOS), une chute de tension de 1 V

10 dans la diode [D1] représente une diminution de plusieurs centimètres de la distance maximale carte/lecteur, la tension d'alimentation U1 devant être au moins égale à 2 V pour se trouver à 1 V sur l'entrée d'alimentation [E4] du comparateur.

15 Un autre inconvénient du microcircuit de l'art antérieur est la gestion d'une éventuelle ambiguïté entre les tensions d'alimentation U1, U2 du mode contact et du mode sans contact. Par "ambiguïté", on désigne le cas où, simultanément, les tensions d'alimentation U1 et U2 sont présentes. En particulier,

20 la demanderesse a découvert que les doigts d'un utilisateur touchant les plots de contacts pendant le mode sans contact peuvent injecter dans le microcircuit des charges d'électricité statique pouvant perturber, voire bloquer, son fonctionnement. Dans le document de l'art antérieur, on propose que la sortie

25 [E3] du comparateur, délivrant le signal de discrimination du mode de fonctionnement, soit de préférence non ambiguë selon la valeur des tensions U1, U2. Toutefois, la présente invention se base sur la constatation suivante : pour que la sortie du comparateur [2.1.2] soit non ambiguë lorsque des tensions U1, U2

30 sont simultanément présentes, et à des niveaux élevés, il faut que la priorité soit donnée arbitrairement à l'une seule des deux tensions. Si la priorité est donnée à la tension U1 du mode sans contact pour résoudre le cas d'ambiguïté lié à une tension électrostatique parasite sur les plots de contact, la sortie du

35 comparateur doit être à 1 quand la tension U1 est présente,

quelle que soit la tension U2. Si la sortie du comparateur ne dépend que de la tension U1, on peut conclure qu'il n'est d'aucune utilité de prévoir un comparateur. En définitive, l'idée d'utiliser un comparateur non ambigu pour la détermination du mode de fonctionnement entraîne certaines interrogations quand à sa mise en oeuvre pratique.

Encore un autre inconvénient du microcircuit de l'art antérieur réside dans le fait que, pour que les signaux du mode sans contact présents sur les sorties [K1-K5] du convertisseur [2.1.4] soient entièrement compatibles avec les signaux venant des plots de contact [I1-I6], ainsi qu'il est indiqué dans l'art antérieur, il est nécessaire que le convertisseur [2.1.4] transforme ces signaux en signaux reçus selon le protocole de communication du mode contact. Plus précisément, étant donné que, selon la norme ISO 7816, les signaux reçus sur des divers plots de contacts d'une carte à puce comprennent, respectivement, des données sous forme série, un signal d'horloge, un signal de remise à zéro, une tension d'alimentation, il suit que le convertisseur [2.1.4] doit fournir chacun de ces signaux sous forme série normalisée sur ses sorties correspondantes [K1-K6]. Ainsi, en pratique, le convertisseur [2.1.4] doit être un "convertisseur de protocole", ou "adaptateur", d'une grande complexité et d'un coût de réalisation élevé. Ici également, la mise en oeuvre de l'idée d'un multiplexage des signaux d'entrée vers un moyen commun de traitement des communications se heurte à d'importantes difficultés pratiques.

Ainsi, la présente invention a pour objectif de prévoir un microcircuit à deux modes de fonctionnement :

- qui puisse être mis en oeuvre de façon simple à partir de circuits d'interface classiques du type sans contact et du type à contact,
- qui comporte des moyens de détection du mode de fonctionnement ne présentant pas les inconvénients exposés ci-dessus,

- qui comporte un circuit de distribution d'une tension d'alimentation apte à gérer, à la mise sous tension, les conflits éventuels entre tension du mode contact et tension du mode sans contact, et assure la protection contre les décharges électrostatiques.

De façon générale, la présente invention propose un microcircuit :

- sans multiplexage des signaux d'entrée, les moyens de communication (ou d'interface) du mode contact et du mode sans contact étant matériellement distincts,
- comportant un interrupteur disposé au niveau du plot de réception de la tension d'alimentation du mode contact, la tension d'alimentation du mode sans contact pouvant être envoyée directement sur la ligne d'alimentation interne du microcircuit,
- dans lequel la discrimination du mode de fonctionnement est faite par détection de la tension alternative aux bornes de la bobine d'induction, au lieu d'être faite par une détection de la tension alternative redressée, et
- dans lequel la priorité est donnée au mode sans contact à l'apparition de la tension alternative.

Plus particulièrement, la présente invention prévoit un microcircuit à deux modes de fonctionnement, avec ou sans contact, comprenant des moyens de communication spécifiques au mode de fonctionnement sans contact, des moyens de communication spécifiques au mode de fonctionnement avec contact, des moyens électroniques communs aux deux modes de fonctionnement, une bobine pour recevoir par induction une tension alternative, un circuit redresseur de la tension alternative, pour délivrer une première tension d'alimentation du microcircuit, au moins un plot d'alimentation pour recevoir une deuxième tension d'alimentation du microcircuit, une ligne de distribution de la première et de la deuxième tensions d'alimentation, un moyen interrupteur agencé

entre le plot d'alimentation et la ligne de distribution, et des moyens de commande du moyen interrupteur, agencés pour détecter aux bornes de la bobine la tension alternative, fermer le moyen interrupteur quand la deuxième tension d'alimentation est
5 présente sur le plot d'alimentation, ou ouvrir prioritairement le moyen interrupteur quand la tension alternative est présente aux bornes de la bobine.

Selon un mode de réalisation, la sortie du circuit redresseur est
10 connectée directement et en permanence à la ligne de distribution.

Selon un mode de réalisation, les moyens de commande du moyen interrupteur comprennent un détecteur d'oscillations de la
15 tension alternative.

Selon un mode de réalisation, les moyens de commande du moyen interrupteur comprennent un détecteur à seuil de la tension alternative.
20

Selon un mode de réalisation, les moyens de commande du moyen interrupteur comprennent un circuit survolteur délivrant une tension de fermeture du moyen interrupteur.

25 Selon un mode de réalisation, le circuit survolteur comprend une première pompe de charges dont la sortie est appliquée à une capacité de stockage par l'intermédiaire d'un transistor piloté par une deuxième pompe de charges fonctionnant en phase avec la première pompe de charges.

30 Selon un mode de réalisation, le moyen interrupteur comprend un transistor NMOS et un transistor PMOS en série, pour la protection contre les décharges électrostatiques positives et négatives.

35

Selon un mode de réalisation, les moyens de communication spécifiques au mode contact sont alimentés directement à partir du plot d'alimentation, et les moyens communs aux deux modes de fonctionnement sont alimentés à partir de la ligne de distribution.

La présente invention concerne également une carte à puce, comprenant un microcircuit selon l'invention.

- 10 Ces caractéristiques de la présente invention, ainsi que d'autres, seront exposées plus en détail dans la description suivante d'une structure de microcircuit à deux modes de fonctionnement selon l'invention, d'un système de distribution d'une tension d'alimentation du microcircuit, et de divers modes
- 15 de réalisation de certains éléments du système de distribution, en relation avec les figures jointes parmi lesquelles :
- la figure 1 représente l'architecture générale d'un microcircuit à fonctionnement mixte selon l'invention, pour carte à puce ou autre support portable,
 - 20 - la figure 2 représente schématiquement sous forme de blocs un système selon l'invention pour la distribution d'une tension d'alimentation dans le microcircuit de la figure 1,
 - la figure 3 est le schéma électrique d'un circuit de commande d'un interrupteur, représenté sous forme de bloc en figure 2,
 - 25 - la figure 4 représente une variante de réalisation du circuit de commande de la figure 3,
 - la figure 5 est le schéma électrique d'un circuit survolteur représenté sous la forme d'un bloc en figure 4,
 - les figures 6A à 6E illustrent le fonctionnement du circuit survolteur de la figure 5,
 - 30 - la figure 7 est le schéma électrique d'un détecteur d'une tension alternative, représenté sous la forme d'un bloc en figure 2, et
 - la figure 8 représente un autre mode de réalisation du
 - 35 détecteur de la figure 7.

La figure 1 représente très schématiquement l'architecture générale d'un microcircuit à deux modes de fonctionnement selon l'invention, applicable à une carte à puce ou tout autre support portable de circuit intégré. Les moyens électroniques présents dans le microcircuit 1 sont représentés sous forme de trois blocs 2, 3, 4. Le bloc 2 représente l'ensemble des moyens électroniques spécifiques à la communication en mode sans contact, le bloc 3 l'ensemble des moyens spécifiques à la communication en mode contact et le bloc 4 représente des moyens communs aux deux modes de fonctionnement, chaque moyen étant fonctionnellement et matériellement distincts des autres moyens.

Dans le mode sans contact, le microcircuit est plongé dans un champ magnétique oscillant émis par exemple par un lecteur de carte à puce. Le bloc 2 reçoit des données numériques par l'intermédiaire d'une bobine L aux bornes de laquelle apparaît, par induction électromagnétique, une tension alternative V_a modulée en amplitude ou en fréquence. Ainsi, par exemple, le bloc 2 comprend un circuit démodulateur, un circuit générateur ou extracteur d'un signal d'horloge, et un circuit assurant la gestion du protocole de communication sans contact, y compris, de façon optionnelle, la gestion des collisions de communication. Les fonctions réalisées par le bloc 2 sont en elles-mêmes classiques dans les circuits fonctionnant exclusivement sans contact. Par ailleurs, la tension alternative V_a est redressée par un pont redresseur P_d , à diodes ou à transistors, qui délivre par l'intermédiaire d'une capacité de filtrage C_f la tension V_{cc1} d'alimentation du mode sans contact. Bien entendu, en pratique, la bobine L peut être réalisée sous la forme d'un seul ou de plusieurs enroulements, et comprendre par exemple de façon classique une première bobine pour la réception de l'énergie électrique et une deuxième bobine pour la transmission des données.

En mode contact, le microcircuit reçoit une tension d'alimentation Vcc2, en général une tension continue, par l'intermédiaire d'un plot d'alimentation p1 et d'un plot p2 connecté à la masse. La tension Vcc2 peut être appliquée sur le

5 plot p1 par un dispositif externe comme un lecteur de carte à puce ou bien une pile d'accumulateurs solidaire du support du microcircuit. Classiquement, le bloc 3 reçoit et émet des données numériques par l'intermédiaire d'un plot de contact p3. D'autres

10 plots normalisés, non représentés en figure 1, peuvent être prévus pour appliquer au bloc 3 un signal d'horloge et un signal de remise à zéro RST. Le bloc 3 assure la gestion du protocole de communication en mode contact, la synchronisation des données, etc., ces fonctions étant en elles-mêmes classiques dans les microcircuits de cartes à puces à contact.

15 Enfin, le bloc 4 intervient dans les deux modes de fonctionnement, et comprend les ressources communes au deux modes de fonctionnement, par exemple une mémoire EEPROM programmable et effaçable électriquement, pour stocker des données

20 d'identification, de transaction, ... Le bloc 4 peut également comprendre un microprocesseur ou des moyens à logique câblée pour réaliser des opérations classiques de haut niveau, par exemple de génération d'un code d'authentification par cryptographie, de vérification d'un code secret présenté par un lecteur de carte,

25 d'enregistrement de données dans la mémoire, etc., certaines parties de ces moyens pouvant toutefois être reportées dans les blocs 2 et 3.

La communication de données entre le bloc 4 et les blocs 2 et 3

30 peut être obtenue par tout moyen, par exemple par des échanges de paquets de données en parallèle par l'intermédiaire de circuits tampons. Il n'y a pas, à l'intérieur du circuit selon l'invention, obligation de normaliser le transfert des données entre le bloc 4 et les autres blocs et de prévoir une conversion

35 de protocole. Egalement, le bloc 4 peut comporter un port

d'entrées/sorties pour les données venant du bloc 3 et un autre port d'entrées/sorties pour les données venant du bloc 4, etc..., au choix de l'homme de l'art.

- 5 La distribution de l'une des tensions d'alimentation électrique Vcc1 ou Vcc2 aux blocs 2, 3 et 4, par l'intermédiaire d'une ligne de distribution interne 5, est assurée par un système de distribution 10 selon l'invention, représenté plus en détail en figure 2.

10

- Le système 10 comprend un interrupteur 6 disposé entre le plot p1 et la ligne de distribution 5, alors que la sortie du pont redresseur Pd est ici directement connectée à la ligne de distribution 5. L'interrupteur 6 est commandé par un circuit 7
- 15 recevant sur une première entrée la tension Vcc2 et sur une deuxième entrée un signal CTL. Le signal CTL est délivré par un détecteur 8 de la tension alternative Va, connecté aux bornes de la bobine L et alimenté par la tension Vccint. Par convention, on considérera par la suite que le signal CTL délivré par le
- 20 détecteur 8 est à 1 quand la tension alternative Va est présente sur la bobine L, et à 0 dans le cas contraire. Le fonctionnement du circuit de commande 7 est le suivant :
- 1) quand la tension Vcc2 n'est pas nulle et le signal CTL à 0 (pas de tension Va sur la bobine L), le circuit 7 ferme
- 25 l'interrupteur 6 de sorte que la tension Vcc2 est présente sur la ligne de distribution 5.
- 2) quand le signal CTL est à 1 (détection de la tension Va sur la bobine L), le circuit 7 ouvre prioritairement l'interrupteur 6, que la tension Vcc2 soit nulle ou ne soit pas nulle, de sorte que
- 30 seule la tension Vcc1 issue du redressement de la tension Va est présente sur la ligne de distribution 5.

- Un troisième cas, secondaire, est celui où la tension Vcc2 sur le plot p1 est nulle et le signal CTL à 0. Aucune des deux tensions
- 35 Vcc1 ou Vcc2 n'étant présente, l'état de l'interrupteur 6 est

sans importance et celui-ci sera généralement fermé faute d'alimentation.

Ainsi, lorsque les tensions Vcc1 et Vcc2 ne sont pas nulles, le
5 circuit de commande 7 donne la priorité à la tension Vcc1 en
ouvrant l'interrupteur 6. Le système 10 selon l'invention permet
de gérer les éventuels conflits entre les tensions Vcc1 et Vcc2 à
la mise sous tension et protège également la ligne de
distribution 5 contre d'éventuelles décharges électrostatiques
10 venant du plot p1.

Bien entendu, le système 10 n'intervient qu'à la mise sous
tension. Une fois la tension d'alimentation stabilisée, l'état du
système 10 peut être verrouillé par tout moyen, par exemple au
15 moyen du signal classique POR (Power On Reset) présent dans la
plupart des microcircuits avec ou sans contacts.

Par ailleurs, la discrimination du mode sans contact par une
détection directe de la tension Va sur la bobine L est un aspect
20 de la présente invention permettant d'ouvrir rapidement
l'interrupteur 6 dès l'instant où la bobine L se trouve en
présence d'un champ magnétique inducteur. Notamment, le détecteur
8 peut être réalisé sous la forme d'un détecteur d'oscillation,
plus rapide qu'un détecteur à seuil, comme on le verra plus loin.

25 La figure 3 représente un exemple de réalisation de
l'interrupteur 6 et du circuit de commande 7. L'interrupteur est
ici un transistor NMOS 13 dont le drain D est connecté au plot p1
et la source S connectée à la ligne de distribution 5. Le circuit
30 de commande prend la forme d'une porte inverseuse 14 recevant en
entrée le signal CTL et dont la sortie attaque la grille G du
transistor 13. Afin d'assurer la fermeture du transistor 13
lorsque la tension Vcc2 apparaît (c'est-à-dire avant que la
tension Vcc2 ne soit présente sur la ligne de distribution 5), la
35 borne d'alimentation de la porte inverseuse 14 est connectée au

plot p1 et reçoit directement la tension Vcc2. Egalement, l'entrée de la porte logique 14 est connectée à la masse par l'intermédiaire d'une résistance de stabilisation 15 de forte valeur afin d'être maintenue à 0 en l'absence du signal CTL.

5 Comme représenté en traits pointillés, la résistance 15 peut également être disposée entre la sortie de la porte 14 et la tension Vcc2. Enfin, si par une convention inverse le signal CTL devait être à 0 au lieu de 1 quand la tension Va est détectée sur la bobine L, une autre porte inverseuse devrait être ajoutée en

10 série avec la porte 14.

Avec le mode de réalisation qui vient d'être décrit, il apparaît que la tension Vccint présente sur la ligne de distribution 5 est sensiblement inférieure à la tension Vcc2 en raison de la tension

15 de seuil VT du transistor 13, généralement de l'ordre de 1 volt pour un transistor MOS. Ce problème est moins critique qu'une chute de tension sur la tension d'alimentation du mode sans contact, car il est possible d'augmenter la tension Vcc2 du mode

20 contact par un simple réglage des niveaux de tension dans les lecteurs de cartes à puce, alors que la tension Vcc1 du mode sans contact dépend de la distance entre carte à puce et lecteur de carte. Toutefois, une telle perte de tension peut n'être pas

25 souhaitable quand la tension fournie Vcc2 est assez faible, par exemple en raison de résistances de contact parasites entre le lecteur de carte et le plot de contact p1, ou lorsque la tension Vcc2 est fournie par une pile d'accumulateurs.

La figure 4 représente un mode de réalisation 20 du circuit de commande permettant de pallier cet inconvénient. Le circuit de

30 commande 20 comprend un circuit survolteur 21 de la tension Vcc2 dont la sortie délivre une tension Vhv. De préférence, la tension Vhv est au moins égale à $[Vcc2 + VT]$ de manière à compenser la tension de seuil VT du transistor 13. La tension Vhv est appliquée sur la borne d'alimentation de la porte inverseuse 14

35 dont le niveau logique "1" devient ainsi égal à Vhv.

De plus, le circuit de commande 20 représenté en figure 4 est conçu pour assurer l'isolation de la tension V_{hv} par rapport à la tension V_{ccint} , laquelle représente le niveau logique "1" du signal CTL. A cet effet, la sortie de la porte inverseuse 14 attaque l'entrée d'une autre porte inverseuse 16 dont la sortie est ramenée sur l'entrée de la porte 14, l'ensemble formant ainsi une porte inverseuse bidirectionnelle. Chacune des entrées des portes 14 et 16 est connectée au drain D d'un transistor NMOS de référence 17, respectivement 18, dont la source S est connectée à la masse. Enfin, la grille G du transistor 18 est commandée par le signal CTL et celle du transistor 17 par un signal inverse du signal CTL, délivré par une porte inverseuse 19.

Le circuit de commande 20 fonctionne comme une porte inverseuse : le signal CTL à 0 rend le transistor 17 passant par l'intermédiaire de la porte 19, le transistor 17 passant met à 0 l'entrée de la porte 14 et la sortie de la porte 14 délivre la tension V_{hv} sur la grille G du transistor 13.

20

La figure 5 représente un exemple de réalisation du circuit survolteur 21 avantageux en raison de sa simplicité, ici un doubleur de tension fonctionnant selon le principe des pompes de charges. Le circuit 21 est entraîné par deux signaux carrés en opposition de phase H1, H2, d'amplitude V_{cc2} , délivrés par un oscillateur 22. L'oscillateur 22 comprend, de façon classique, une boucle fermée d'un nombre impair de portes inverseuses en cascade. La forme des signaux H1 et H2 est illustrée par les figures 6A et 6B. Le circuit survolteur 21 comprend deux pompes de charges 23, 24 comprenant chacune un transistor NMOS 23-1, 24-1 recevant sur son drain D la tension V_{cc2} , et une capacité 23-2, 24-2 connectée à la source S du transistor. La grille G des transistors 23-1, 24-1 est attaquée par le signal H1 et la borne libre des capacités 23-2, 24-2 par le signal H2. Sur les sorties des pompes de charges 23 et 24, repérées par des noeuds NA et NB,

35

on trouve, après un temps de stabilisation, une tension oscillant entre les niveaux $n1$ et $n2$ suivants :

$$n1 = V_{cc2} - V_T, \text{ quand } H1 = 1 \text{ et } H2 = 0,$$

5

et

$$n2 = 2V_{cc2} - V_T, \text{ quand } H1 = 0 \text{ et } H2 = 1$$

10 V_T étant la tension de seuil des transistors NMOS. Pour fixer les idées, la tension des noeuds NA et NB est représentée en figure 6C.

La tension au noeud NB est appliquée sur le drain D d'un
15 transistor NMOS 25 dont la source S est connectée à une capacité de stockage Cst délivrant la tension V_{hv} . La grille du transistor 25, de tension VG, est pilotée par le noeud NA par l'intermédiaire d'un transistor PMOS 26 recevant sur sa grille G la tension V_{cc2} , le rôle du transistor 26 étant d'isoler la
20 tension VG du noeud NA quand le signal H1 est à 1. Quand la tension VG est ainsi isolée du noeud NA, un transistor NMOS 27 piloté par le signal H1 connecte à la masse la grille G du transistor 25 afin de bloquer ce transistor et éviter une fuite de la tension V_{hv} vers le noeud NB. Ainsi commandé, le transistor
25 25 ne laisse traverser que le niveau $n2$ de la tension au noeud NB et assure la charge rapide de la capacité Cst à une valeur égale au niveau $n2$ auquel est retranchée la tension de seuil V_T du transistor 25, soit:

30

$$V_{hv} = 2V_{cc2} - 2V_T$$

Pour fixer les idées, la figure 6D représente l'aspect de la tension VG et la figure 6E représente une courbe illustrant l'apparition de la tension survoltée V_{hv} .

35

La figure 7 représente un exemple de réalisation avantageux du détecteur 8, sous la forme d'un détecteur d'oscillation 30. Le détecteur 30 comprend une porte inverseuse bidirectionnelle 31 formée par deux portes inverseuses 32, 33 montées tête-bêche, dont l'entrée et la sortie peuvent être mises à 0 par deux transistors MOS 34, 35 pilotés respectivement par les demi-alternances positives V_{a1} et négatives V_{a2} de la tension V_a . Une bascule D de référence 36 à deux entrées complémentaires d'horloge CK et $\overline{\text{CK}}$, est connectée par l'entrée CK à la porte bidirectionnelle 31, l'entrée CK étant ramenée sur l'entrée $\overline{\text{CK}}$ par l'intermédiaire d'une porte inverseuse 37. L'entrée D de la bascule 36 est maintenue à 1 (c'est-à-dire à la tension V_{ccint}) et la sortie Q délivre le signal CTL. Ainsi, lorsqu'une oscillation apparaît aux bornes de la bobine L, les transistors 34 et 35 sont rendus passant l'un après l'autre. La bascule D voit tout d'abord un front montant sur son entrée CK puis un front montant sur son entrée $\overline{\text{CK}}$. La sortie Q recopie alors l'entrée D et le signal CTL passe à 1.

Comme on l'a indiqué plus haut, l'état du système de distribution 10 peut être verrouillé une fois la tension d'alimentation V_{cc1} ou V_{cc2} stabilisée. Par exemple, sur la figure 7, le signal CTL peut être verrouillé au moyen d'une deuxième bascule D recevant sur son entrée D le signal CTL et sur son entrée d'horloge le signal classique POR de mise sous tension.

Le détecteur d'oscillation 30 qui vient d'être décrit présente l'avantage d'être particulièrement rapide, une seule oscillation complète de la tension V_a (c'est-à-dire deux demi-alternances V_{a1} et V_{a2}) étant suffisante pour faire passer le signal CTL à 1. Sur la figure 8, on a représenté un autre mode de réalisation du détecteur 8, prenant la forme d'un détecteur à seuil 40. Bien que plus lent à déclencher, ce circuit 40 peut également être utilisé. Une demi-alternance de la tension V_a , par exemple V_{a1} , est appliquée par l'intermédiaire d'une diode à une capacité 41,

que l'on choisira de préférence de faible valeur. La capacité 41 attaque la grille d'un transistor NMOS 42. Le transistor 42 est connecté entre la masse et l'entrée d'une porte inverseuse bidirectionnelle 43, dont la sortie délivre le signal CTL.

5 Lorsque la charge de la capacité 41 atteint la tension de seuil V_T du transistor 42, le transistor 42 devient passant et met à 0 l'entrée de la porte 43 dont la sortie CTL passe à 1. Un transistor 43 de remise à 0, piloté par un signal RST, peut être prévu à la sortie de la porte bidirectionnelle 43.

10

Dans ce qui précède, on a décrit divers modes de réalisation de la présente invention dans lesquels l'interrupteur 6 de la figure 2 prend la forme d'un transistor NMOS. Il apparaîtra toutefois clairement à l'homme de l'art que plusieurs transistors ou tout

15 autre moyen de commutation peuvent être prévus pour réaliser la fonction interrupteur. En particulier, l'homme de l'art notera qu'un transistor-interrupteur NMOS à l'état ouvert (non passant) permet d'arrêter des décharges électrostatiques de tension positive vis-à-vis de la masse mais laisse traverser des

20 décharges électrostatiques de tension négative. Ainsi, selon un mode de réalisation de la présente invention, on ajoute en série avec le transistor NMOS un transistor PMOS servant de barrière aux décharges électrostatiques de tension négative.

25 La présente invention est par ailleurs susceptible de nombreuses autres variantes de réalisation et perfectionnements, en ce qui concerne le circuit de commande de l'interrupteur, le détecteur de la tension alternative aux bornes de la bobine, etc.

30 De plus, la présente invention est susceptible de diverses applications. Ainsi, en se reportant conjointement aux figures 1 et 2, s'il est impératif que le bloc 4 du microcircuit soit connecté à la ligne de distribution interne 5 pour être alimenté dans les deux modes de fonctionnement du microcircuit 1, l'entrée

35 d'alimentation du bloc 3 peut par contre être directement

connectée au plot p1, par exemple si les caractéristiques électriques du bloc 3 sont incompatibles avec la tension redressée Vcc1.

- 5 Enfin, il peut être noté que le système de distribution de tension qui vient d'être décrit comprend un minimum d'éléments permettant d'arriver au résultat recherché avec un coût minimum et un encombrement réduit à la surface de silicium d'un microcircuit. Toutefois, rien ne s'oppose à ce que d'autres
- 10 moyens interrupteurs soient prévus, par exemple un interrupteur disposé entre la sortie du pont de diode Pd délivrant la tension redressée Vcc1 et la ligne de distribution 5, à la condition de commander cet interrupteur, conformément à l'un des objectifs de l'invention, par un circuit survolteur afin de ne pas diminuer le
- 15 périmètre de communication sans contact entre une carte à puce et son lecteur. Cet interrupteur supplémentaire peut par exemple être fermé quand la tension Vcc1 apparaît, et ouvert dans les autres cas, et permettre d'isoler de la tension Vcc2 les circuits spécifiques au mode de fonctionnement sans contact.

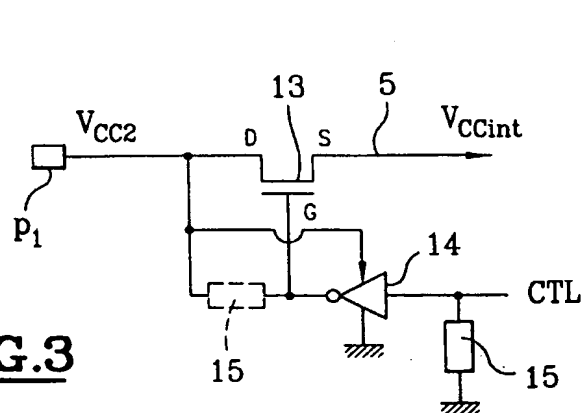
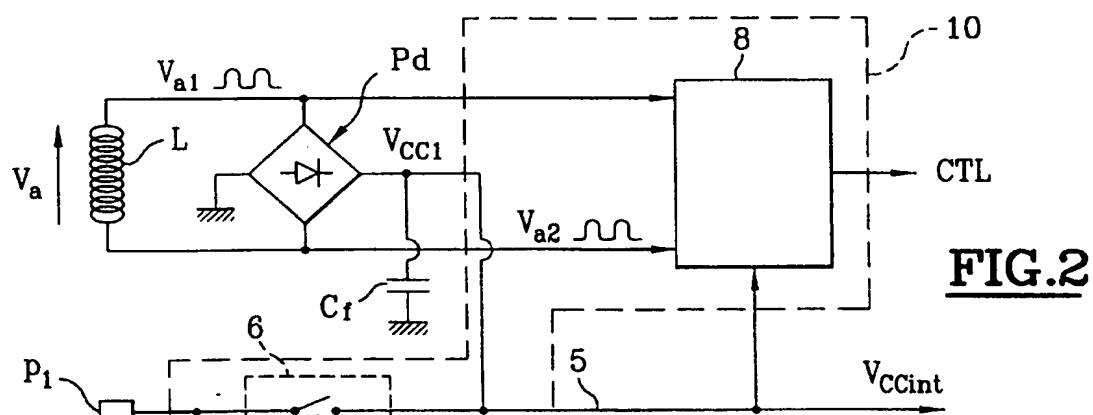
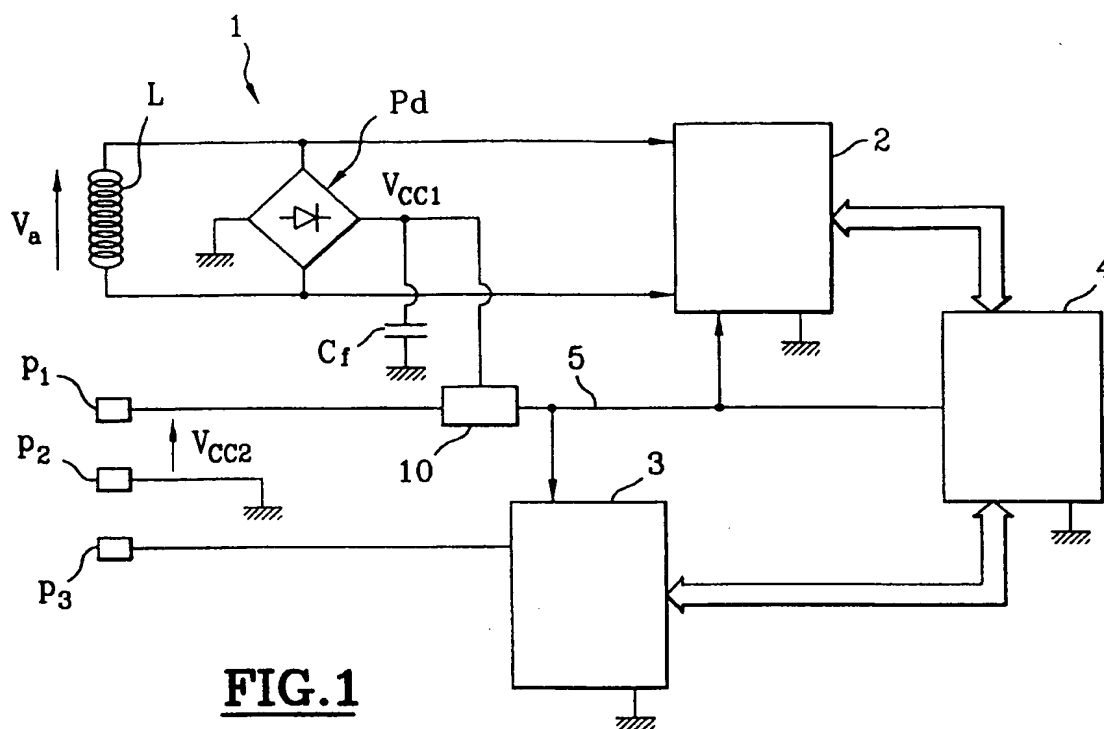
REVENDICATIONS

1. Microcircuit à deux modes de fonctionnement, avec ou sans contact, comprenant :
- des moyens de communication (2) spécifiques au mode de fonctionnement sans contact, des moyens de communication (3) spécifiques au mode de fonctionnement avec contact, et des moyens électroniques (4) communs aux deux modes de fonctionnement,
 - une bobine (L) pour recevoir par induction une tension alternative (Va),
 - un circuit redresseur (Pd) de ladite tension alternative (Va) pour délivrer une première tension d'alimentation (Vcc1) du microcircuit,
 - au moins un plot d'alimentation (p1) pour recevoir une deuxième tension d'alimentation (Vcc2) du microcircuit,
 - une ligne (5) de distribution de la première (Vcc1) ou de la deuxième (Vcc2) tensions d'alimentation,
 - un moyen interrupteur (6, 13) agencé entre le plot d'alimentation (P1) et la ligne de distribution (5),
 - des moyens (7, 8, 20, 21, 30, 40) de commande du moyen interrupteur, agencés pour
 - détecter aux bornes de la bobine (L) ladite tension alternative (Va),
 - fermer le moyen interrupteur (6, 13) quand la deuxième tension d'alimentation (Vcc2) est présente sur le plot d'alimentation, ou
 - ouvrir prioritairement le moyen interrupteur quand la tension alternative (Va) est présente aux bornes de la bobine.
2. Microcircuit selon la revendication 1, dans lequel la sortie du circuit redresseur (Pd) est connectée directement et en permanence à la ligne de distribution (5).

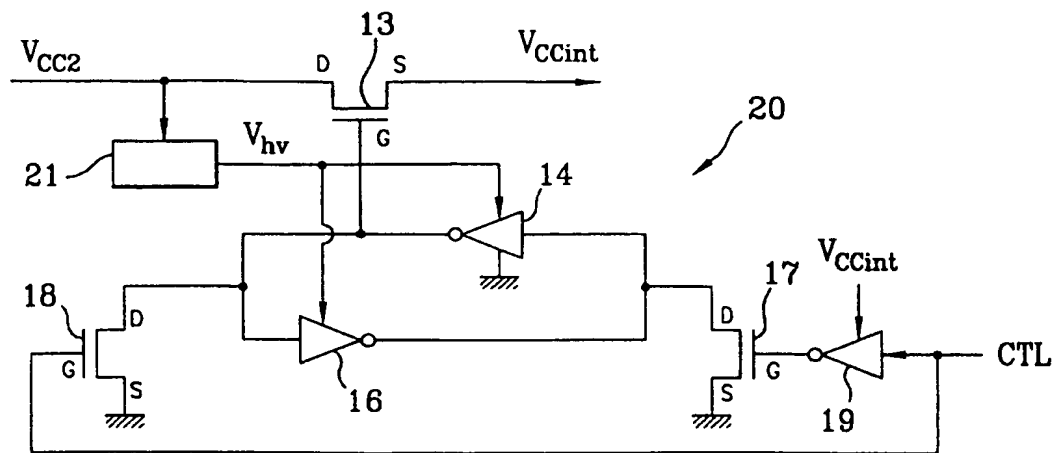
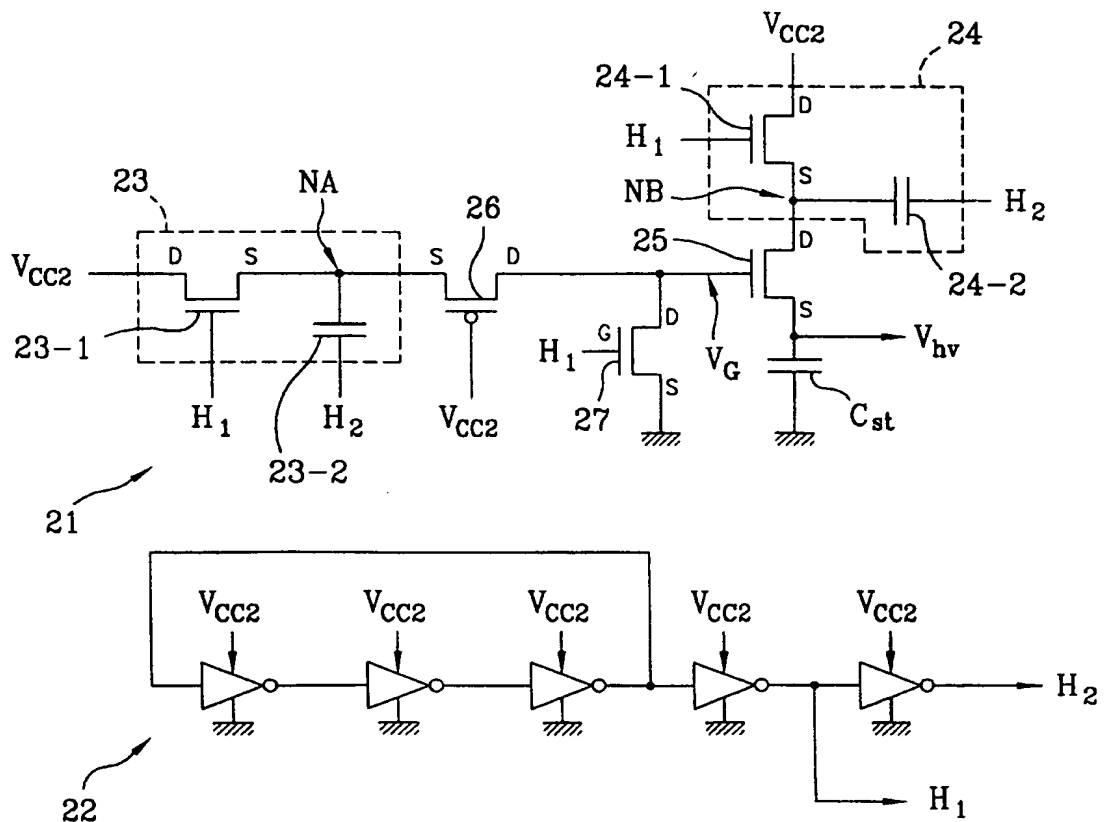
3. Microcircuit selon l'une des revendications 1 et 2, dans lequel les moyens (7, 8, 20, 21, 30, 40) de commande du moyen interrupteur comprennent un détecteur (30) d'oscillations de la tension alternative (Va).
- 5
4. Microcircuit selon l'une des revendications 1 et 2, dans lequel les moyens (7, 8, 20, 21, 30, 40) de commande du moyen interrupteur comprennent un détecteur à seuil (40) de la tension alternative.
- 10
5. Microcircuit selon l'une des revendications précédentes, dans lequel les moyens (7, 8, 20, 21, 30, 40) de commande du moyen interrupteur (6, 13) comprennent un circuit survolteur (21) délivrant une tension (V_{hv}) de fermeture du moyen interrupteur
- 15 (6, 13).
6. Microcircuit selon la revendication 5, dans lequel le circuit survolteur (21) comprend une première pompe de charges (24) dont la sortie est appliquée à une capacité de stockage (C_{st}) par
- 20 l'intermédiaire d'un transistor (25) piloté par une deuxième pompe de charges (23) fonctionnant en phase avec la première pompe de charges.
7. Microcircuit selon l'une des revendications précédentes, dans
- 25 lequel le moyen interrupteur (6, 13) comprend un transistor (13) présentant une tension de seuil de conduction (V_T).
8. Microcircuit selon la revendication 7, dans lequel le moyen interrupteur (6) comprend un transistor NMOS (16) et un
- 30 transistor PMOS en série.
9. Microcircuit selon l'une des revendications précédentes, dans lequel le moyen interrupteur (13) est commandé par une porte logique (14) alimentée électriquement par la deuxième tension
- 35 d'alimentation continue (V_{cc2}).

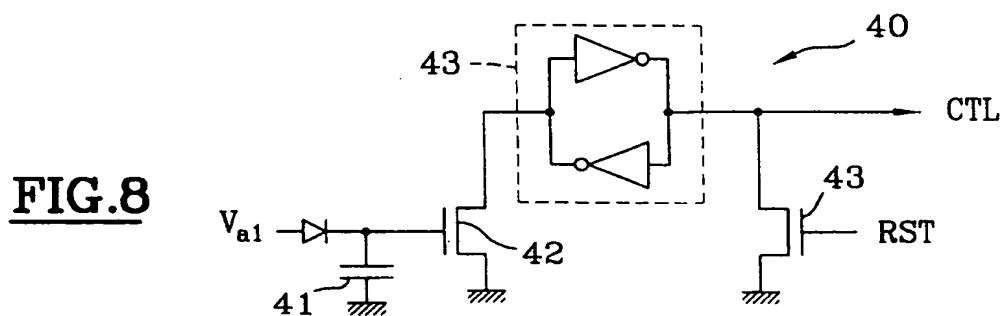
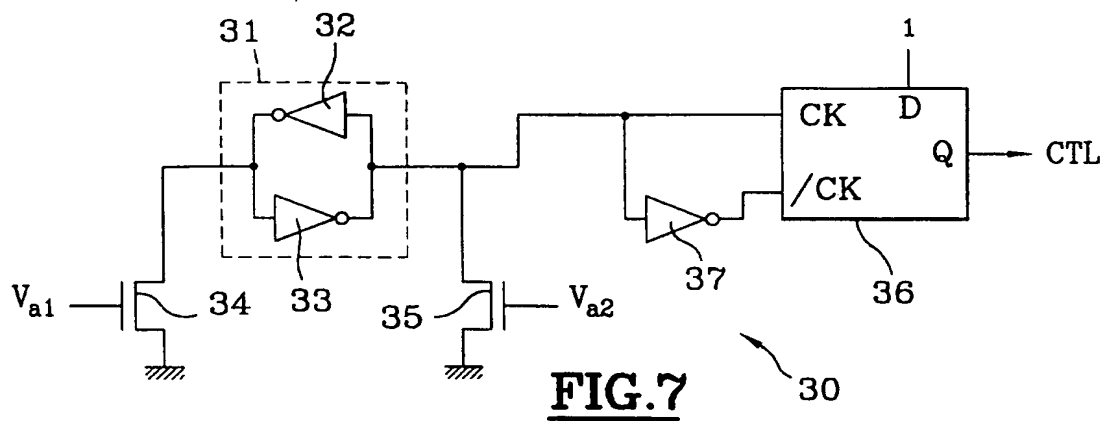
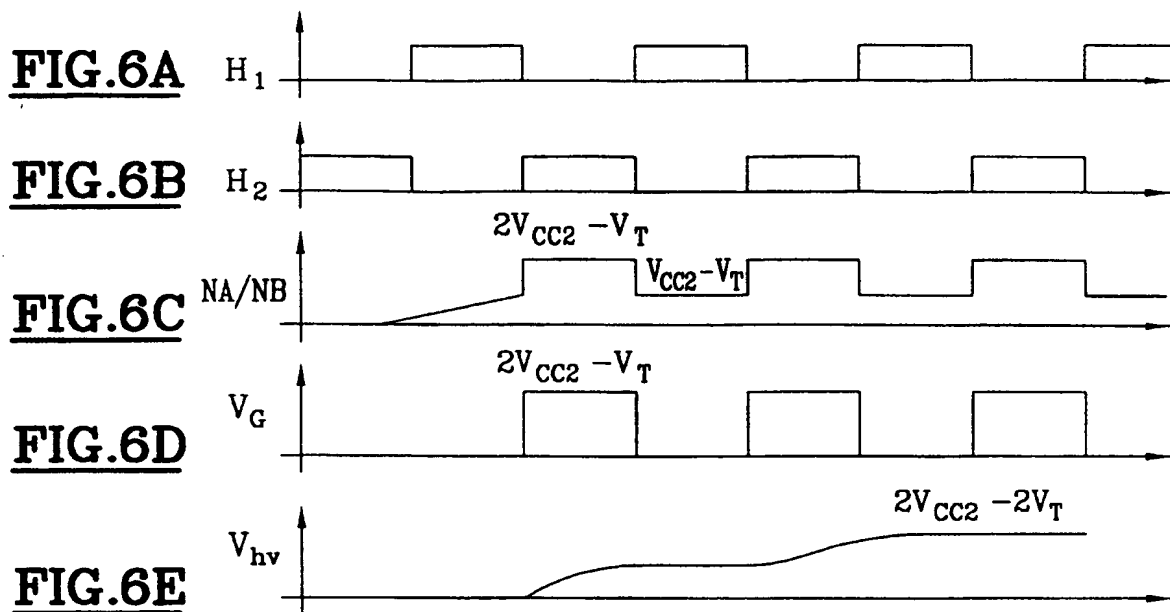
10. Microcircuit selon l'une des revendications précédentes, dans lequel les moyens de communication spécifiques au mode contact (3) sont alimentés directement à partir du plot d'alimentation (p1), et les moyens (4) communs aux deux modes de fonctionnement alimentés à partir de la ligne de distribution (5).
11. Carte à puce comprenant un microcircuit selon l'une des revendications précédentes.

1/3



2/3

**FIG. 4****FIG. 5**



INTERNATIONAL SEARCH REPORT

International Application No

PCT/FR 97/01230

A. CLASSIFICATION OF SUBJECT MATTER
 IPC 6 G06K7/00 G06K19/07

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 6 G06K H02M

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	US 5 206 495 A (KREFT) 27 April 1993 see column 3, line 11 - line 63 see column 4, line 3 - line 26 ---	1-11
A	US 5 285 370 A (AXER ET AL.) 8 February 1994 see the whole document -----	1,5,7

☐ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

* Special categories of cited documents :

- * "A" document defining the general state of the art which is not considered to be of particular relevance
- * "E" earlier document but published on or after the international filing date
- * "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- * "O" document referring to an oral disclosure, use, exhibition or other means
- * "P" document published prior to the international filing date but later than the priority date claimed

- * "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- * "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- * "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- * "&" document member of the same patent family

Date of the actual completion of the international search

10 September 1997

Date of mailing of the international search report

2 2. 09. 97

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentaan 2
 NL - 2280 HV Rijswijk
 Tel. (+ 31-70) 340-2040, Tx. 31 651 epo nl,
 Fax: (+ 31-70) 340-3016

Authorized officer

Goossens, A

INTERNATIONAL SEARCH REPORT

information on patent family members

Int. Application No

PCT/FR 97/01230

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 5206495 A	27-04-93	DE 3935364 C EP 0424726 A JP 3209592 A	23-08-90 02-05-91 12-09-91
US 5285370 A	08-02-94	DE 4100209 A DE 59206630 D EP 0494713 A JP 5022945 A	09-07-92 01-08-96 15-07-92 29-01-93

RAPPORT DE RECHERCHE INTERNATIONALE

D. de Internationale No
PCT/FR 97/01230

A. CLASSEMENT DE L'OBJET DE LA DEMANDE
CIB 6 G06K7/00 G06K19/07

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement)
CIB 6 G06K H02M

Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si cela est réalisable, termes de recherche utilisés)

C. DOCUMENTS CONSIDERES COMME PERTINENTS

Catégorie *	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
A	US 5 206 495 A (KREFT) 27 avril 1993 voir colonne 3, ligne 11 - ligne 63 voir colonne 4, ligne 3 - ligne 26 ---	1-11
A	US 5 285 370 A (AXER ET AL.) 8 février 1994 voir le document en entier -----	1,5,7

☐ Voir la suite du cadre C pour la fin de la liste des documents

☒ Les documents de familles de brevets sont indiqués en annexe

* Catégories spéciales de documents cités:

- "A" document définissant l'état général de la technique, non considéré comme particulièrement pertinent
- "E" document antérieur, mais publié à la date de dépôt international ou après cette date
- "L" document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)
- "O" document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens
- "P" document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée

- "T" document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention
- "X" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément
- "Y" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier
- "&" document qui fait partie de la même famille de brevets

Date à laquelle la recherche internationale a été effectivement achevée

10 septembre 1997

Date d'expédition du présent rapport de recherche internationale

22.09.97

Nom et adresse postale de l'administration chargée de la recherche internationale
Office Européen des Brevets, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Fonctionnaire autorisé

Goossens, A

RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs à :membres de familles de brevets

De :e Internationale No

PCT/FR 97/01230

Document brevet cité au rapport de recherche	Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
US 5206495 A	27-04-93	DE 3935364 C EP 0424726 A JP 3209592 A	23-08-90 02-05-91 12-09-91
US 5285370 A	08-02-94	DE 4100209 A DE 59206630 D EP 0494713 A JP 5022945 A	09-07-92 01-08-96 15-07-92 29-01-93